



FIG. 1

FIG. 2

	Zr0	Zr1	Zr2	P0	P1	A0	A0hp	A1	A2	A2hp	A3
INITIAL STATE	$A_R[1]$			$B_R[1]*W_R[1]$	$B_L[1]*W_L[1]$						
CYCLE #1		$A_R[1]$	$A_L[1]$	$B_R[1]*W_R[1]$	$B_L[1]*W_L[1]$	OUT0[1]					
CYCLE #2	$A_R[2]$	$A_L[2]$		$B_R[2]*W_R[2]$	$B_L[2]*W_L[2]$	OUT0[1]	OUT0[1]	OUT1[1]	OUT2[1]		
CYCLE #3		$A_R[2]$	$A_L[2]$	$B_R[2]*W_R[2]$	$B_L[2]*W_L[2]$					OUT2[1]	OUT3[1]
CYCLE #4	$A_R[3]$	$A_L[3]$		$B_R[3]*W_R[3]$	$B_L[3]*W_L[3]$	OUT0[2]	OUT0[2]	OUT1[2]	OUT2[2]		
CYCLE #5		$A_R[3]$	$A_L[3]$	$B_R[3]*W_R[3]$	$B_L[3]*W_L[3]$					OUT2[2]	OUT3[2]
CYCLE #6	$A_R[4]$	$A_L[4]$		$B_R[4]*W_R[4]$	$B_L[4]*W_L[4]$	OUT0[3]	OUT0[3]	OUT1[3]	OUT2[3]		
CYCLE #7		$A_R[4]$	$A_L[4]$	$B_R[4]*W_R[4]$	$B_L[4]*W_L[4]$						
CYCLE #8	$A_R[5]$	$A_L[5]$		$B_R[5]*W_R[5]$	$B_L[5]*W_L[5]$	OUT0[4]	OUT0[4]	OUT1[4]	OUT2[4]	OUT2[3]	OUT3[3]
CYCLE #9	$A_R[6]$	$A_L[6]$	$A_R[5]$	$B_R[5]*W_R[5]$	$B_L[5]*W_L[5]$	OUT0[5]			OUT2[5]	OUT2[4]	OUT3[4]

FIG. 3

	Zr0	Zr1	Zr2	P0	P1	A0	A0hp	A1	A2	A2hp	A3
INITIAL STATE	$A_R[1]$			$B_R[1]*W_R[1]$	$B_L[1]*W_L[1]$						
CYCLE #1		$A_R[1]$	$A_L[1]$	$B_R[1]*W_R[1]$	$B_L[1]*W_L[1]$	$OUT0[1]$			$OUT2[1]$		
CYCLE #2	$A_R[2]$	$A_L[2]$		$B_R[2]*W_R[2]$	$B_L[2]*W_L[2]$	$OUT0[2]$			$OUT2[2]$		
CYCLE #3		$A_R[2]$	$A_L[2]$	$B_R[2]*W_R[2]$	$B_L[2]*W_L[2]$	$OUT0[2]$	$OUT0[1]$	$OUT1[1]$			
CYCLE #4	$A_R[3]$	$A_L[3]$		$B_R[3]*W_R[3]$	$B_L[3]*W_L[3]$	$OUT0[3]$			$OUT2[3]$		
CYCLE #5		$A_R[3]$	$A_L[3]$	$B_R[3]*W_R[3]$	$B_L[3]*W_L[3]$	$OUT0[3]$	$OUT0[2]$	$OUT1[2]$			
CYCLE #6	$A_R[4]$	$A_L[4]$		$B_R[4]*W_R[4]$	$B_L[4]*W_L[4]$	$OUT0[4]$			$OUT2[4]$		
CYCLE #7		$A_R[4]$	$A_L[4]$	$B_R[4]*W_R[4]$	$B_L[4]*W_L[4]$	$OUT0[4]$	$OUT0[3]$	$OUT1[3]$			
CYCLE #8	$A_R[5]$	$A_L[5]$		$B_R[5]*W_R[5]$	$B_L[5]*W_L[5]$	$OUT0[5]$			$OUT2[5]$		
CYCLE #9	$A_R[6]$	$A_L[6]$		$B_R[6]*W_R[6]$	$B_L[6]*W_L[6]$	$OUT0[6]$	$OUT0[4]$	$OUT1[4]$			